CLTPPEDIMAGE= JP358128745A

PAT-NO: JP358128745A

DOCUMENT-IDENTIFIER: JP 58128745 A

TITLE: PLASTIC-FORMING MOLD FOR SEALED SEMICONDUCTOR IN

RESIN

PUBN-DATE: August 1, 1983

INVENTOR-INFORMATION:

NAME

SATO, WATARU

ASSIGNEE-INFORMATION:

NAME

NEC CORP

COUNTRY N/A

APPL-NO: JP57012248

APPL-DATE: January 28, 1982

INT-CL (IPC): H01L021 >56; B29C001/02

US-CL-CURRENT: 29/827,438/FOR.380

ABSTRACT:

PURPOSE: To improve production efficiency and to expand the scope of application of molds by a method wherein upper and lower formers are engraved in a thin, flat pair of upper and lower boards independent of the main bodies and the flat boards can easily be extracted from between the main bodies.

CONSTITUTION: An upper cavity-provided board 30 is a thin, flat board, provided with a form 1', runner grooves 4', pot and cull 5. A lower cavity-provided board 31 is also a thin, flat board, provided with a form 2', gate 3', runner grooves 4', positioning pin 19 for lead frame a. The boards 30, 31 are so set

by the pin 19 that the frame a, form 1', form 2' are correctly positioned. pad 33 is attached with a screw 15 to a base 9 and a resin introducing pot 5 is integrated therewith. A pad 34 is attached with the screw 15 to a base 24. The boards 30, 31 are put together to be inserted between the pads 33, 34, when contact is established between flat surfaces. Such contact facilitates insertion and extraction. After forming, the boards 30 and 31 are separated, and the formed item is taken out. This improves workability, efficiency, and realizes a molding system capable of meeting a wide range of automation.

COPYRIGHT: (C) 1983, JPO& Japio

# (19 日本国特許庁 (JP)

①特許出願公開

# ⑩公開特許公報(A)

昭58-128745

⑤ Int. Cl.³H 01 L 21/56B 29 C 1/02

識別記号

庁内整理番号 7738-5F 6670-4F 砂公開 昭和58年(1983)8月1日

発明の数 1 審査請求 未請求

(全 5 頁)

# 64半導体樹脂封止のプラスチック成形金型

②特 願 昭57-12248

②出 願 昭57(1982)1月28日

⑫発 明 者 佐藤渡

東京都港区芝五丁目33番1号日 本電気株式会社内

⑪出 願 人 日本電気株式会社

東京都港区芝5丁目33番1号

仰代 理 人 弁理士 内原晋

明 細 曹

## 1. 発明の名称

半導体衡能割止のプラスチック成形金型

### 2. 特許請求の範囲

上型と下型とに分離する成形フォーム部を持った構造で、一体のプラステック成形をするプラステック成形を型において、上型,下型の成形フォーム部を金型本体より独立した上下2個の薄平板に振り込み、数薄平板を飲金型本体より容易に取り出すことができる構造を特徴とする半導体制度割止のプラステック成形金型。

### 3. 発明の詳細な説明

本発明は、上型と下型とにより半導体を樹脂封止するプラステック成形金型に関する。

従来、この他のブラスチック成形金型は、第1 図に示すように上型。下型とに分離する成形フォ - ム部1', 2'を持ったそれぞれ一体化された構造 で、第2数の様化リードフレーム a を上下の成形 樹脂 b , c で一体にブラスチック成形する金型で ある。

上型の成形フォーム1'を持ったキャビティブロック1は2個でランナーブロック2と一対となり、キャビティ枠3の溝にネジ14で組込み固定される。組込まれた数個のキャビティ枠3は、上型センターブロック4を間に挟み、左右等間隔でペース9にネジ15,平行ビン(図示せず)にて取付固定される上型ペース9,下型ペース24には、側脂成形に必要なヒーター10が組込まれる。

対止后の成形品 a , b , c はエジェクターピン 6 , 7 によって上型から離型される。エジェクターピン 6 , 7 は任意の関係で設けられ、上型・下型の静型時、ピン保持板 1 1 , ノックアウト板 12 にパネ(図示せず)の力が作用し、成形フォーム b を突き出す構造となっている。

下型の組込み構造も前記上型と同等な方法で組 込まれた構造である。

下型のキャピティブロック16は、成形フォー

持開昭58-128745(2)

ム 2'とゲート3'とを具備し、ランナーブロック17 は、樹脂を供給するランナー溝 4'を具備している。 又、ポット5 に供給された樹脂はセンターカル部 5'を経由して、それぞれのランナー溝 4'に供給される。

リードフレーム a はゲージピン19 により位置 決めされ、上型 , 下型との位置決めは、ガイドポ スト8 , ガイドブッシュ23により行なう。

第3図は下型機能部所面を示すが、図の様化組込まれたキャビティ枠18の取り付けは、互いのキャビティグロック19間にスキマdができる機に固定される。これはリードフレーム a を多数同時に下型へ供給する為にローディングフレーム29を使用し、その挿入できる間隔を設ける必要からである。又全型の順性を強化すべくサポートピラー28を取り付ける為と加熱に一タ10を取り付ける為にエジェクタービン21との接触をさける機にキャビティ枠18を互いに関係をもって取り付けなければならない。

したがって、金型が大型化する反面、リードフ

上型キャピティ板30は、存平板に上成形フォーム1'とランナー第4'とポット兼用カル部5'とを具備したものである。

第5図は、下型キャビティ板31の立体図である。下型キャビティ板31は上型キャビティ板30と同様に得平板であり、下成形フォーム2'とゲート3'とランナー講4'とを具備し、リードフレーム a の位置決め用ゲージピン19が組込まれている。上型,下型のキャビティ板30,31はバイロットピン32により、リードフレーム a ,上成形フォーム1',下成形フォーム2'との位置決めを正確に行なり。

第6図は、第一の実施例の組立断面図である。 上型はペース9 にキャビティ板受 3 3 をネツ 1 5 により取り付け、更に樹脂投入ボット 5 が組込まれ一体化される。下型は上型同様ペース 2 4 にキャビティ板受 3 4 をネツ 1 5 により取り付け一体化する。キャビティ板 3 0 , 3 1 は上下組合わせて、上型,下型キャビティ板 3 0 , 3 1 とキャビティ レームレイアウトの密度が低く樹脂効率が低い。 又、リードフレームの下型セット雅認型清掃等の 作業性も悪く、生産効率に問題があった。又、全 ての作業が金型本体内で行なわれる為、作業範囲 が限定され、自動化に対しても構想が限られてい た。

本発明は上型。下型の成形フォームを構成する 機能部を金型本体より分離独立させ、取り出し容 易な専平板構造とすることにより上配欠点を解決 し、生産効率を向上させ、又、封入の自動化に対 し広範囲に対応できるプラステック成形会型を提 供するものである。

本発射は、上型,下型の成形フォーム部を金型本体より独立した上,下2個の薄平板に振り込み、 改薄平板を飲金型本体より容易に取り出すことが できる構造を特徴とする半導体樹脂封止のプラス チック成形金型である。

次化本発明の実施例について図面を参照して説明する。

第4回は上型キャビティ板30の立体図である。

板受33,34とは平面にて接触し取り出し、搾 入が容易にできる。

第7図は、成形后のキャビティ板30,31を 分離し、成形品を取り出した図を示す。

第8図は、本発明の第二の実施例を示す図であり、下型成形フォーム部のみを金型本体より分離
独立させて取り出す機にした時の下型キャビティ
板31の立体図である。との場合、リードフレー
ム2の板厚に対する型構造は全て金型本体に取付
られる上型キャビティ根能部に設けることができ
第8図で示す。キャビティ板31に第5図に示す
キャビティ板31の機に凹凸がない為、準平板の
厚み方向を加工せず使用できる利点がある。

本発明は、以上説明した様に上型,下型の成形フォーム部を会型本体より独立した上下2個の薄甲板に振り込み、その数薄甲板を数金型本体より容易に取り出すことができる構造とすることにより、金型の小型化,リードフレームレイアウトの高密度化,樹脂効率の高率使用が可能となり、作業面においても型情機,リードフレームセット確

配等が、金型本体外で行なえる為、作業能率も向上する。又、価格的にもエジェクターピン等が必要ない為、従来構造の金型価格に比較し低価格である。しかも、最近の封入自動化に対し、広範囲に対応できる効果がある。

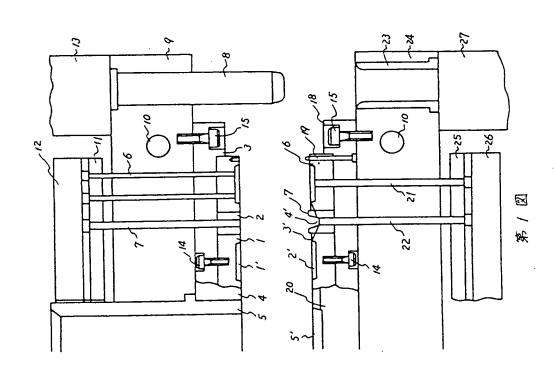
### 4. 図面の簡単な説明

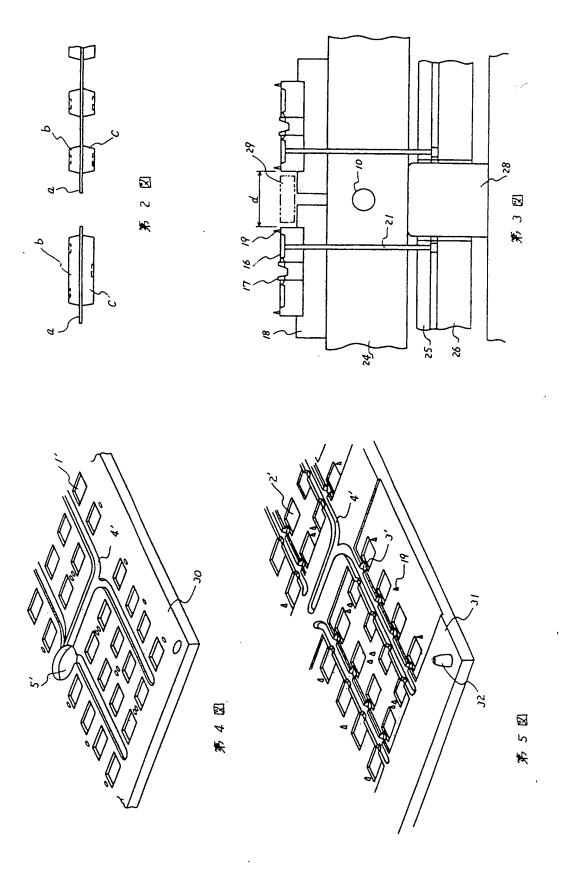
第1図は従来のプラスチック成形全型を示す図、 第2図はその動作説明図、第3図は全型の下型機 能部の断面図、第4~7図は本発明の第一の実施 例を示す図、第8<del>222年</del>図は本発明の第二の実施例 を示す図である。

1 ……上型キャビティブロック、2 ……上型ランナーブロック、3 ……上型キャビティ枠、4 … …上型センターブロック、5 ……ポット、6 …… 上型エジェクタビン、7 ……上型エジェクタビン、8 ……ガイドポスト、9 ……上型ベース、10 … …セータ、11 ……ピン保持板、12 ……ノック アウト板、13 ……上型サポートブロック、14 ……オジ、15 ……ネジ、16 ……下型キャビテ ィブロック、17……下型ランナーブロック、18
……下型キャビティ枠、19……ゲージピン、20
……下型センターブロック、21……下型エジェクターピン、23……下型ペース、25
……ピン保持板、26……ノックアウト板、27
……ピン保持板、26……ノックアウトな、27
……下型サポートブロック、28……下型サポートとラー、29……ローデイングフレーム、30
……上型キャビティ板、31……下型キャビティ板、32……パイロットピン、33……上型キャビティを受、34……下型キャビティを受、1′…
…上型成形フォーム、2′……下型成形フォーム、3′……ゲート、4′……ランナー溝、5′……センターカル部、8……リードフレーム、 6 ……上成形樹脂、c……下成形樹脂、d……キャビティ間スキャー

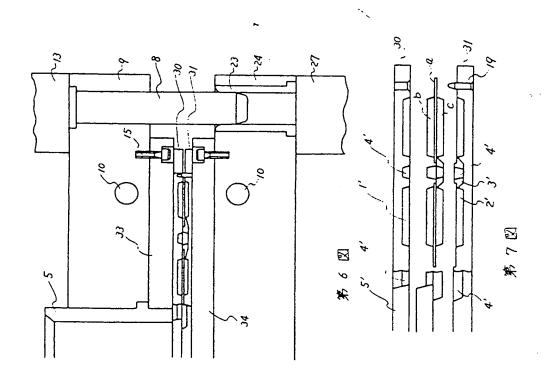
代理人 亦理士 内 原

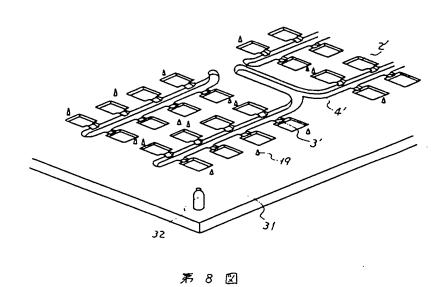






-202-





**-**203 ···